

Searching PAJ

1/1 ページ

Cite No. 7

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 2002-170985

(43)Date of publication of application : 14.08.2002

(51)Int Cl.

H01L 33/00

(21)Application number : 2000-387182

(71)Applicant : NATL SCIENCE COUNCIL OF ROC

(22)Date of filing : 20.12.2000

(72)Inventor :
KO SHIO
CHO SHUNGEN
SHO TOKUCHIN
CHIN EIAN

(30)Priority

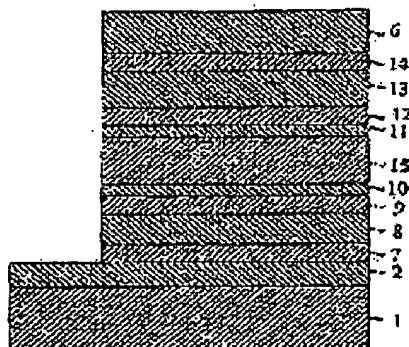
Priority number : 2000326228 Priority date : 19.09.2000 Priority country : JP

(54) GREEN, BLUE OR WHITE AMORPHOUS p-i-n THIN FILM LIGHT EMITTING DIODE AND ITS FABRICATING METHOD

(57)Abstract:

PROBLEM TO BE SOLVED: To provide an amorphous thin film light emitting diode of p-i-n structure having excellent characteristics and reduced defects.

SOLUTION: The amorphous p-i-n thin film light emitting diode has an emission layer on the p-i interface so that emission intensity of a device is increased while lowering a required operating voltage. A novel inclined band gap interface layer of p-i and i-n is formed by continuous growth method, and electrical contact resistance is decreased by improving the characteristics of a composition surface. High optical band gap material at the i-layer part includes amorphous silicon nitride hydrogen, amorphous silicon oxide hydrogen, amorphous carbon nitride hydrogen, amorphous silicon nitride carbon hydrogen, and amorphous carbon hydrogen. Valence electrons occupy a relatively high energy state when they are injected into the i-layer, and have a relatively large energy difference thus emitting high energy light of green, blue or white.



LEGAL STATUS

[Date of request for examination] 13.07.2004

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

Copyright (C) 1998,2003 Japan Patent Office

<http://www.19.ipdl.ncipi.go.jp/PA1/result/detail/main/wAAACoaqFPDA414170985...> 2005/12/14

BEST AVAILABLE COPY

(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開2002-170985

(P2002-170985A)

(43) 公開日 平成14年6月14日 (2002.6.14)

(51) Int.Cl.⁷
H01L 33/00

識別記号

P I
H01L 33/00テマコード(参考)
A 5F041

審査請求 未請求 請求項の数10 O L (全 9 頁)

(21) 出願番号 特願2000-387182(P2000-387182)
 (22) 出願日 平成12年12月20日 (2000.12.20)
 (31) 優先権主張番号 特願2000-326228(P2000-326228)
 (32) 優先日 平成12年9月19日 (2000.9.19)
 (33) 優先権主張国 日本 (J P)

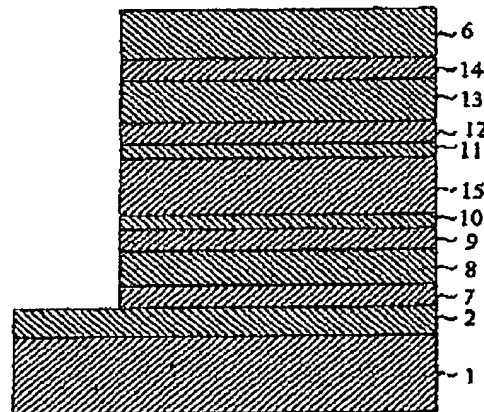
(71) 出願人 594001063
 行政院国家科学委员会
 台湾・台北市和平東路二段106号18樓
 (72) 発明者 洪 志旺
 台湾桃園市泰成路81巷10號
 (72) 発明者 張 俊彦
 台湾新竹市大學路1003巷10號3樓
 (72) 発明者 鍾 德順
 台湾桃園縣平鎮市承德路39號
 (72) 発明者 陳 盈安
 台湾新竹縣竹北市中華路126巷3弄24號
 (74) 代理人 J00090941
 弁護士 藤野 清也 (外2名)
 Fターム(参考) 5F041 A411 A440 CA08 CA10 CA33

(54) 【発明の名称】 緑青白非晶質 p-i-n 薄膜発光ダイオード及びその製造方法

(57) 【要約】 (修正有)

【課題】 欠陥が少なく、特性が優れた p-i-n 構造の非晶質薄膜発光ダイオードを提供する。

【解決手段】 本発明の非晶質 p-i-n 薄膜発光ダイオードの発光層は p-i の界面にあり、デバイスの発光光度を上げ、必要な操作電圧を下げる。本発明では連続成長の方法で新規の傾斜バンドギャップの p-i と i-n 界面層を製造しており、接合面の特性を改善することで接合電気抵抗を減少させる。1 層部分での高光バンドギャップの材料として、非晶質窒化ケイ素素素、非晶質酸化ケイ素素素、非晶質窒化炭素素素、非晶質酸化炭素素素、或いは非晶質炭素素素などを使用している。価電子が i 層に注入される時比較的高いエネルギー状態を占めるようにさせ、比較的大きなエネルギー差を持たせ、高エネルギーの緑、青、或いは白の発光をさせる。



(2)

特開2002-170985

【特許請求の範囲】

【請求項1】 緑青白非晶質p-i-n薄膜発光ダイオードにおいて、三種の元素、及び不純物によって構成されたp-i傾斜バンドギャップ構造を含み、この構造は、隣接するi層のp-i界面に固有の同様の接合面を形成するとともに、 $p^+-a-SiCN:H$ 及び $p-a-SiN:H$ からなる傾斜バンドギャップが形成し、価電子注入効率を向上させて $p-a-SiN:H$ と $i-a-SiN:H$ 界面はドーパされた傾斜バンドギャップを持つ同質接合面であって、界面発光層は界面に発生する欠陥を改良したことを特徴とする薄膜発光ダイオード。

【請求項2】 薄膜発光ダイオード構造の傾斜バンドギャップ層はゲルマニウムを加えることによってデバイスの光学特性を改善した請求項1に記載の薄膜発光ダイオード。

【請求項3】 マグネシウム、アルミニウムからなる金属層を導入して非晶質膜と外部電極のオーム接触を改善した請求項1に記載の薄膜発光ダイオード。

【請求項4】 発光層の材料は $a-SiO:H$ 、 $a-SiON:H$ 、 $a-CN:H$ 、 $a-SiCN:H$ 、 $a-C:H$ から選ばれる群の少なくとも1種からなる非晶質である請求項1に記載の薄膜発光ダイオード。

【請求項5】 発光層の材料は $a-SiO:H$ 、 $a-SiON:H$ 、 $a-SiCN:H$ 、 $a-C:H$ から選ばれる群の少なくとも1種からなる非晶質である請求項2または3に記載の薄膜発光ダイオード。

【請求項6】 緑青白非晶質p-i-n薄膜発光ダイオードの製造方法において、

電気的接触を形成するために電極上に容易にドーパされる比較的狭い光バンドギャップのp型 またはn型の非晶質膜を成膜させる工程、

ドーパントを用いて光バンドギャップを徐々に高くしてp型またはn型の非晶質膜を連続して成膜させる工程；原料気体とドーパントを変化させて高光バンドギャップ発光層の材質と同じp型、またはn型の非晶質膜を一層成膜させる工程、

次いで、成膜に必要な1型高光バンドギャップ非晶質膜を成膜させる工程からなることを特徴とする薄膜発光ダイオードの製造方法。

【請求項7】 製造された単結晶もしくは多結晶のLED、または単結晶、もしくは多結晶の基板が使われて、デバイスの光電気特性を向上させる請求項1から5のいずれかに記載の薄膜発光ダイオード。

【請求項8】 ケイ素基板上に成長させる請求項7に記載の薄膜発光ダイオード。

【請求項9】 結晶半導体発光ダイオードを製造し、或いは結晶基板上に成長させ、デバイスの光電気特性を向上させる請求項6に記載の薄膜発光ダイオードの製造方法。

【請求項10】 ケイ素基板上に成長させる請求項9に

記載の薄膜発光ダイオード製造方法。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明は、発光ダイオード(LED)の構造に関する。さらに、詳しくは、緑青白の非晶質p-i-n薄膜発光ダイオードの構造であり、これは、発光ダイオードの製造において、フルカラーのディスプレイパネルに役立つものである。

【0002】現在、市場で見られる発光ダイオードは大部分が赤、黄、緑で、青の発光ダイオードは比較的低効が高く、全体的にフルカラーディスプレイパネルに応用するのは難しい状況である。Wirote Boonkosum 等が1993年Mat Res.Soc.Symp.Proc.第297巻第1006-1010頁に、従来の青-白非晶質p-i-n薄膜発光ダイオードの構造断面図を開示した。それを図1に示した。図2にその製造過程における断面図を示す。製造時におおの $p^+-a-SiC:H(3)$ 、固有の $i-a-SiN:H(4)$ 及び $n^+-a-SiC:H(5)$ を成膜させる。p-i及びi-n界面に多くの欠陥が生じることから、成膜時に段階別に成長させる方法を採用していた。さらに、アルミニウム電極と n^+ 型非晶質炭化ケイ素膜($n^+-a-SiC:H$)の仕事関数(work function)の差が比較的大きくp-i界面にも不連続に原子価帯がある。従って電子とホールを発光層に注入するのがやや難しく、また価電子照射性複合の確率も減少し、発光光度も弱まる。また操作電圧も高く、デバイスの安定性も不確かで、実用的な商用価値は高いとは言えない。

【0003】

【従来の技術】上述のような様々な欠点に対して、以下に挙げた従来の方法によってエレメントの特性を改良することができた。P. Roca i Gabarró等が1990年IEEE Photovoltaic Specialists Conference第2巻第1810-1813頁でモリブデンケッチョン層に関して提示している：インジウム-錳化合物(ITO)透明電極の上に非常に薄い膜のモリブデン金属膜被覆を施し、各エレメントが必要とする各層薄膜を成長させた。その目的はITO電極の融着が非晶質薄膜に没入し酸化させるのを防止し、デバイスの特性が影響を受けるのを防止することであった。さらに、デバイスの発光スレショールド電圧を下げ、デバイスの発光特性を高めることであった。例えば、光度を増加させることであった。

注入した傾斜バンドギャップの界面層：電子とホールが発光層に容易に注入され、発光界面層の欠陥密度を減少させるため、Yen-Ann Chen 等が1996年Jpn.J.Appl.Phys.第35巻第2号第1018-1021頁、及び1997年IEEE Trans. Electron Devices 第44巻第9号第1360-1366頁で示した傾斜バンドギャップ層を採用している。

$n^+-a-SiCGe:H$ 低抵抗反射層の利用：Yen-Ann Chen 等が1997年IEEE Trans. Electron Devices 第44巻第9号第1360-1366頁で示したように、この層は

(3)

特開2002-170985

抵抗が低く光反射係数が高いので、発光領域から発せられる光はこの反射で反射し、反射光はITO透明電極へ向かい、デバイスの発光光度を増加させることができる。

【0004】

【発明が解決しようとする課題】この発明は、連続成長の方法により新規な傾斜バンドギャップ(graded-gap)のp-iとi-n界面層を製造し、接合面の特性を改善することで、不発光欠陥の密度を減少させ、デバイスの内部抵抗と横断する電極の接触電気抵抗を減少させることを課題とするものである。この発明で提示した新規な傾斜バンドギャップは、非晶質炭化ケイ素水素(a-SiN:H)を利用して成長する他に、i-a-SiN:H(15)発光層と隣合う傾斜バンドギャップ層に混合のp-a-SiN:H(10)を用いており、これが複合発光領域p-i界面の欠陥を減少させ、デバイスの発光光度を増加させる(なお、(.)中の数字は、図中の符号を示す。以下同じ)。

【0005】

【課題を解決するための手段】この発明の新規な傾斜バンドギャップ成長方法はケイ素(Si)、炭素(C)及び窒素(N)の三種の主要な元素と適当な不純物(ドーパント)を利用して傾斜バンドギャップを製造するが、従来の技術ではSiとCの二種の主要元素を使用するだけであった。その他に複合発光領域の電子とホールは主に光バンドギャップが比較的低く、容易に混合されるn⁺-a-Si:H(またはn⁺-a-SiGe:H)及びp⁺-a-Si:H(またはp⁺-a-SiGe:H)を分けて注入しており、光バンドギャップが高く混合が難しいn⁺-a-SiN:H(またはn⁺-a-SiC:H)及びp⁺-a-SiN:H(またはp⁺-a-SiC:H)から抽出されない。そのためn⁺-a-SiN:H及びp⁺-a-SiN:H膜は発光デバイスに対する影響が比較的小さい。i層部分に関しては、高光バンドギャップの材料にa-SiN:H、a-SiO:H、a-CN:H、a-SiON:H、a-C:Hなどを使用した。デバイスに外からバイアスが加わった場合、大部分の電圧は高光バンドギャップのi層にシフトし、i層では比較強い電場が発生する。これにより価電子はi層に注入された時、比較的高いエネルギー状態に置かれ、価電子が輻射性複合をする時、比較的大きなエネルギー差を持たせ、高エネルギーの緑、青、或いは白の発光をさせる。

【0006】

【発明の実施の形態】本発明の緑青白非晶質p-i-n薄膜発光ダイオードは以下のものを含む：三種の主要元素及び不純物で構成されたp-i傾斜バンドギャップ構造を含み、この構造はすぐ隣のi層のp-i界面に同質の接合面を形成する；本発明のp⁺-a-SiCN:H(9)とp-a-SiN:H(10)は傾斜バンドギャ

ップを組成し、価電子注入効率を向上させ、その上p-a-SiN:H(10)とi-a-SiN:H(15)界面は傾斜バンドギャップを持ち同質接合面である、これらの界面発光層は界面に多く発生する欠陥と言う欠点を改良する。ゲルマニウム(Ge)などのより多種の元素を利用して、傾斜バンドギャップを構成し、エLEMENTの発光特性を改善する。またより多くの金属層を応用して非晶質膜と外部電極のオーム接触を改善する。例として、n⁺-a-SiGe:H或いはn⁺-a-Si:H(14)とマグネシウム金属の仕事関数の差が比較的小さいので、マグネシウム金属被覆をn⁺-a-SiGe:H或いはn⁺-a-Si:Hに施した後、再度アルミニウム(Al)を被覆すると、優良なデバイスの特性が得られる。デバイス中の発光層と複合発光領域の材料は本発明の実施例に採用されているa-SiN:H以外に、a-SiO:H、a-SiON:H、a-CN:H、a-SiCN:H、或いはa-C:Hなど一種のデバイス、或いは数種のデバイスを併用して組成した非晶質膜も使用できる。

【0007】そのため、実施例に示した方法でデバイスの特性を改良する以外に、本発明では以下の改良方法を採用した。

n⁺-a-SiGe:Hとアルミニウム電極のオーム接触：n⁺-a-SiGe:Hは従来のn型非晶質膜に代えて、ELEMENTの発光電圧を下げ、デバイスに実用性を持たせることができる。

発光層と複合発光領域の材料の選択：例としてa-SiON:H、a-SiO:H、a-SiN:H、a-SiCN:H、a-CN:H、またはa-C:Hなどのバンドギャップの高い材料を発光層に使用し、注入された電子とホールは比較的高いエネルギー状態を占めるようにする。また、複合発光領域p-i界面と発光層の材料は等しく、界面欠陥の影響を減少させる。実施例において製作したデバイスにはa-SiN:Hが採用されている。多量金属層(マグネシウム/アルミニウムなど)をn型、またはp型のオーム接触を改良するために挿入：上述のマグネシウムとn⁺-a-Si:H、またはn⁺-a-SiGe:Hの仕事関数差は比較的小さいので、アルミニウムとn⁺-a-Si:H或いはn⁺-a-SiGe:Hの間にマグネシウム金属を加え、デバイスの電気的特質を更に改良する。

【0008】本発明の緑青白非晶質p-i-n薄膜発光ダイオードの製造方法は、それはp-i或いはi-n、またはn型の傾斜バンドギャップ構造を製造する方法で、以下のような工程からなる：

(a) 先ず、電極上に容易にドーパされ、且つ比較的低い光バンドギャップのp型、またはn型非晶質膜を成膜させ、良好な電氣的接触を得る工程；

(b) そして適当な材料と不純物の混合の方法を利用して、光バンドギャップを徐々に高くしてp型、またはn

(4)

特開2002-170985

型の非晶質膜を連続して成膜させる工程；

(c) そしてガス源と不純物を変更し、高光バンドギャップ発光層の材質と同じp型、またはn型の非晶質膜を一層成膜させる工程；

(d) 最後に成膜に必要な1型高光バンドギャップ非晶質膜を成膜させる工程；

【0009】本発明の実施例で採用された非晶質薄膜発光ダイオードの構造断面図を図3に示す。製造工程と各種改良方法を明確にするため、製造工程の種々の段階における断面図を図4(a)～図4(j)に示した。

新規な傾斜バンドギャップの連続成長

連続成長の採用により、p-i、i-n界面またはその他の界面の欠陥密度を減少させる。その連続成長とは、各層の薄膜が成長する時、高周波出力が中断しないことである。傾斜バンドギャップを採用すると電子とホールが発光層へ注入され易く、輻射性複合を行い発光する。然るにデバイスの発光光度が大幅に上がる。成長時にSiH₄、C₂H₂、PH₃、B₂H₆及びNH₃などの気体流量を適宜調整することができる。Wirata Bounkosum 等が1993年Mat. Res. Soc. Symp. Proc. 第297巻第1005-1010頁に記した従来のデバイスの発光層は異なるp-a-SiC:Hとi-a-SiN:Hの間に介するので、この発光界面の欠陥密度は高く、デバイスの光度は下がる。そのため本発明では隣接発光層の材料にはp-a-

SiN:Hを採用し、同質の接合面を形成した。

【0010】 $n^+-a-SiGe:H$

Yen-Ann Chen 等が1997年 IEEE Trans. Electron Devices 第44巻第9号第1360-1366頁に示したように、この薄膜層を加えた主な原因は $n^+-a-SiGe:H$ が低抵抗であり、 $n^+-a-SiC:H$ より低く、且つ高反射係数を持つ薄膜で、該デバイスの光電気特性を良好にさせ、発光光度を向上させるからである。

【0011】この薄膜発光ダイオードの製造に必要な設備

i-a-SiN:Hを発光層とする非晶質p-i-n薄膜発光ダイオードを例にとってみると、成膜に必要な薄膜はa-Si:H、a-SiC:H、a-SiN:H、及びa-SiGe:Hなどであり、これらの薄膜を成膜させる設備は、図5に示したようなPECVDシステム(plasma-enhanced chemical vapor deposition system) (例えば、ULVAC CPD-1108D)である。その他類似した設備としてはECR-CVD、マイクロ波-CVDなどがある。これらの薄膜発光ダイオードを成膜製造するのに必要な気体、基板温度、及び各層成長時に参考とする工程条件は表1及び表2に示すとおりである。

【0012】

【表1】

薄膜発光ダイオード成膜製作の参考製造工程条件

高周波出力=5W

高周波密度=7mW/cm²

基板温度=180℃

使用気体: 1: SiH₄: 4% SiH₄ + 96% H₂

2: B₂H₆: 1% B₂H₆ + 99% H₂

3: PH₃: 1% PH₃ + 99% H₂

4: C₂H₂: 100%

5: NH₃: 100%

6: GeH₄: 10% GeH₄ + 90% H₂

【表2】

【0013】

層	流 速(ccm)	圧 力		生育速度	ギャップ
		Pa (torr)	nm/s		
P	SiH ₄ :B ₂ H ₆ =100:30	46.7(0.35)	0.05	1.68	
	SiH ₄ :B ₂ H ₆ :C ₂ H ₂ =100:36:3	49.3(0.37)	0.001	1.00	
	SiH ₄ :B ₂ H ₆ :NH ₃ =100:3:6:4	49.3(0.37)	0.108	2.10	
I	SiH ₄ :NH ₃ =100:78	49.3(0.37)	0.09	3.1	
N	SiH ₄ :PH ₃ :NH ₃ =100:72:4	64.0(0.48)	0.02	2.52	
	SiH ₄ :PH ₃ :C ₂ H ₂ :GeH ₄ =100:72:3:5	97.7(0.508)	0.071	1.70	
	SiH ₄ :PH ₃ =100:78	61.3(0.46)	0.01	1.63	

【0014】デバイス製造工程: 図3及び図4(a)～

(j)参照

1. ITO (2) 被覆したガラス (1) (例えば、Corning

7059)を標準作業手順に従い洗浄した後、PECVD システムに入れる。最初に窒素を利用して気体チューブとチャンバーを洗浄する。そしてチャンバーを6.33×1

(5)

特開2002-170985

0.4 Pa (4×10^{-6} torr) 以下の状態にして、基板を180℃に加熱し、酸素または水素を導入する。そしてプラズマを生じさせ、ITO表面に衝突させる。これによりITO表面の有機不純物を除去し、ITO表面とp型薄膜に比較的良好的な接触を持たせる。ITO表面に衝突させる条件は酸素流量は100 sccm、真空チャンバー圧力は5.3 Pa (0.4 torr) とし、高周波出力は150 W、5分間とする。

2. デバイスの薄膜成膜を開始する：最初にp型非晶質ケイ素窒素 ($p^+-a-Si:H$) 薄膜(7)を成膜させる。SiH₄ (4%, 100 sccm) 及びB₂H₆ (1%, 36 sccm) をチャンバーに導入し、圧力を46.7 Pa (0.35 torr)、基板の温度を180℃に調整する。連続成長のために、5Wの高周波出力で、全ての薄膜成膜が完了するまで中断しないように維持し、各層薄膜間に良好な界面特性を得られるようする。 $p^+-a-Si:H$ の成膜が8 nmになった後、C₂H₂ (100%) を導入し、ゆっくりその流量を増加させる。1 sccmから3 sccmまで15 nmの成長で傾斜バンドギャップの $a-SiC:H$ (8) を組成する。その後C₂H₂の導入を閉じ、NH₃ (100%, 4 sccm) を導入し、厚さ5 nmの $p^+-a-SiCN:H$ (9) を5 nmに成長させ、B₂H₆の導入を閉じ、2 nmのドーパされた傾斜バンドギャップ層 $p^+-a-SiN:H$ (10) を約20秒間、2 nmに成長させる。その後すぐにNH₃の気体流量を4 sccmから18 sccmに調整し、30 nmの広いギャップの $i-a-SiN:H$ (15) を30 nmに成長させる。その後NH₃の気体流量を10秒間以内に18 sccmから4 sccmに調整し、PH₃ (1%) の気体を導入する。16秒間で、0 sccmから72 sccmに調整し、窒素含量を低下させてドーパされた傾斜バンドギャップの $a-SiN:H$ (11) 層を2 nm形成させ、5 nmの $n^+-a-SiN:H$ (12) が成長したら、NH₃を閉じ、C₂H₂ (100%, 3 sccm)、GeH₄ (10%) を導入する。そして $n^+-a-SiCGe:H$ (13) を成長させ、GeH₄の気体を1 sccmから5 sccmまで一定時間ごとに1 sccmずつ増加させ、薄膜を23.5 nmまで成長させる。この膜の $n^+-a-SiCGe:H$ が低抵抗と高反射係数を有するからである。その後C₂H₂とGeH₄の流入を停止し、残りのSiH₄ (4%) とPH₃ (1%) を使い、続けて7.5 nmの $n^+-a-Si:H$ (14) を成長させる。

3. 成膜が完成した薄膜の基板を蒸着装置 (ULVAC HD62-4502) を使い、基板を170℃に加熱し、厚さ500 nmのAl (6) を $n^+-a-Si:H$ の上に被覆する。

4. 完成したデバイスを急速アニーリングシステムにおいて、水素または窒素を導入した後、毎秒10℃の加熱

速度で350℃まで熱し、20分間保持してから、室温に下げる。アニーリングの目的は被覆されたAl (6) と $n^+-a-Si:H$ (14) の間に良好なオーミック接触を持たせ、また窒化によって良好な薄膜を生じさせるためである。

【0015】エレメントの特性：図6に本発明のデバイス (エレメント) のJ-V (電流密度-印加電圧) 及びB-V (光度-電圧特性曲線) を示す。図7にエレメントの電子発光 (EL) スペクトルを示す。その発光光度は約200 cd/m² になっている。図8に本発明のデバイスの発光を示す。

【0016】

【発明の効果】従来の $p-i-n$ 構造非晶質薄膜ダイオード (LED) は各層の接合面に多くの欠陥が存在し、1層の光バンドギャップがn層及びp層の光バンドギャップより高く、ホールと電子が発光層に注入され難かった。そのため従来の $p-i-n$ 構造の非晶質薄膜発光ダイオードは発光光度、操作電圧、またエレメントの安定性等の光電気特性の全面において本発明のエレメント構造によって得られる特性に比べ劣っていた。市場が発達を遂げている今日、消費者のニーズに合致した光電気製品は、できるだけ小さく安価であることが絶対条件である。本発明では発光層の材料構成、或いは印加電圧を調整することで、エレメントに緑、青、白の発光を可能にさせ、LEDフルカラー表示製品の発展に大きな貢献をする。

【図面の簡単な説明】

【図1】従来の非晶質 $p-i-n$ 薄膜発光ダイオードの構造を示す断面図である。

【図2 (a)] 従来の製造工程を示す断面図であり、ITO被覆したガラス基板上に成長する $p^+-a-SiC:H$ 層を示す。

【図2 (b)] 従来の製造工程を示す断面図であり、図2 (a)に引き続き、成長する $i-a-SiN:H$ 層を示す。

【図2 (c)] 図2 (b)に引き続き、成長する $n^+-a-SiC:H$ 層を示す。

【図2 (d)] 図2 (c)に引き続き、沈着するアルミニウム電極を示す。

【図3】本発明の緑青白非晶質 $p-i-n$ 薄膜発光ダイオードの構造を示す断面図である。

【図4 (a)] 図3の緑青白非晶質 $p-i-n$ 薄膜発光ダイオードの製造工程における各主要工程におけるエレメントの断面図であり、ITO被覆したガラス基板で成長した $p^+-a-Si:H$ 層を示す。

【図4 (b)] 図4 (a)に引き続き、成長する $p^+-a-SiC:H$ 傾斜バンドギャップ層を示す。

【図4 (c)] 図4 (b)に引き続き、成長する $p^+-a-SiCN:H$ 層を示す。

【図4 (d)] 図4 (c)に引き続き、成長する $a-SiN:$

(6)

特開2002-170985

H p-ドーピングされた傾斜バンドギャップ層を示す。

【図4 (e)】図4 (d)に引き続き、成長するI-a-SiN:H層を示す。

【図4 (f)】図4 (e)に引き続き、成長するa-SiN:HのI-nドーピングされた傾斜バンドギャップ層を示す。

【図4 (g)】図4 (f)に引き続き、成長するn⁺-a-SiN:H層を示す。

【図4 (h)】図4 (g)に引き続き、成長するn⁺-a-SiGe:H傾斜バンドギャップ反射層を示す。

【図4 (i)】図4 (h)に引き続き、成長するn⁺-a-Si:H層を示す。

【図4 (j)】図4 (i)に引き続き、沈着するアルミ電極膜を示す。

【図5】本発明のデバイスのためのPECVDシステム (ULVAC GPD-1108D) の概念図を示す。

【図6】本発明のデバイスの電流密度-電圧及び光度-電圧特性曲線図を示す。

(a) 電流密度-電圧特性曲線 (J-V) を示す。

(b) 光度-電圧特性曲線 (B-V) を示す。

【図7】種々のバイアス下における本発明のデバイスのEL発光スペクトルを示す。

【図8】本発明のデバイスのルミネッセンスを示す。

【符号の説明】

1...ガラス基板

2...ITO透明電極

3...p⁺-a-SiC:H

4...I-a-SiN:H

5...n⁺-a-SiC:H

6...アルミ電極

7...p⁺-a-Si:H

8...p⁺-a-SiC:H

9...p⁺-a-SiCN:H

10...a-SiN:H p-ドーピングされた傾斜バンドギャップ層

11...a-SiN:H I-n界面傾斜バンドギャップ層

12...n⁺-a-SiN:H

13...n⁺-a-SiGe:H 低抵抗反射層

14...n⁺-a-Si:H

15...I-a-SiN:H

16...加熱器

17...基板

18...機械的真空ポンプへ

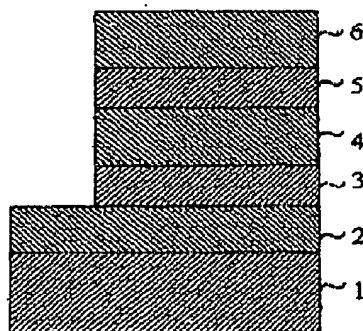
19...排気ポンプへ

20...気体入口

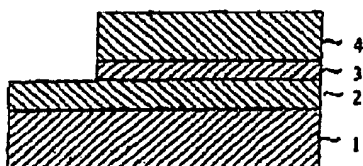
21...整合ネットワーク

22...高周波発生器

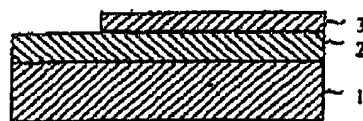
【図1】



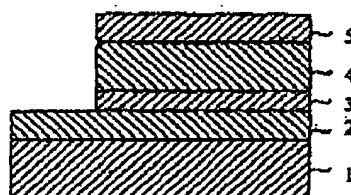
【図2 (b)】



【図2 (a)】



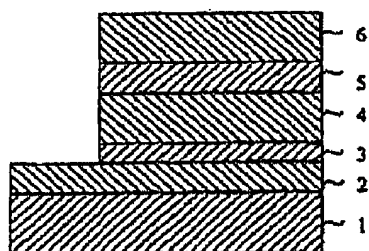
【図2 (c)】



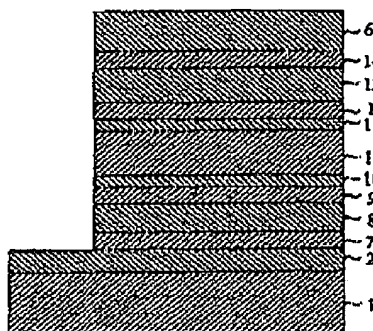
(7)

特開2002-170985

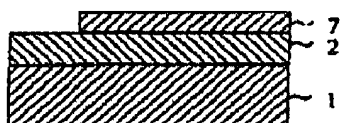
【圖2 (d)】



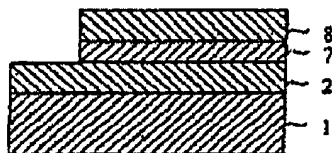
【圖3】



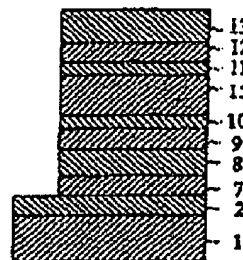
【圖4 (a)】



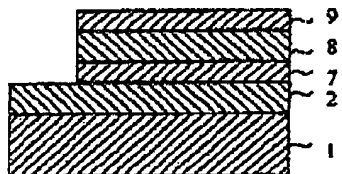
【圖4 (b)】



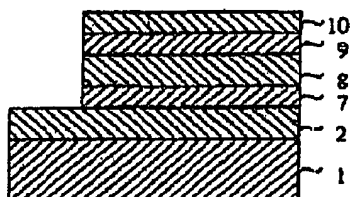
【圖4 (h)】



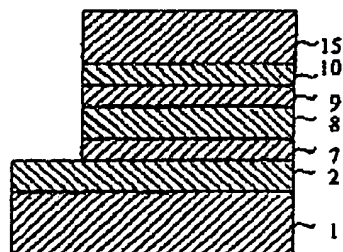
【圖4 (c)】



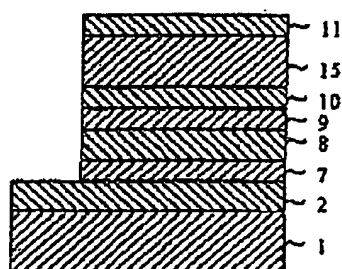
【圖4 (d)】



【圖4 (e)】



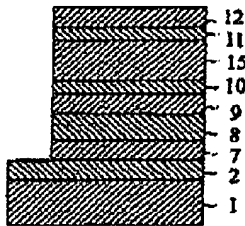
【圖4 (f)】



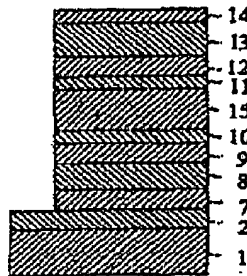
(8)

特開2002-170985

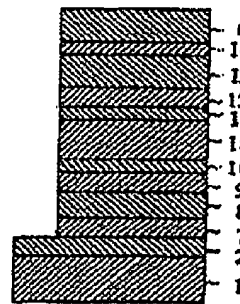
【図4 (e)】



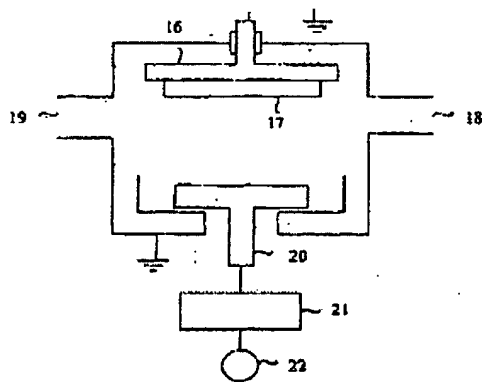
【図4 (f)】



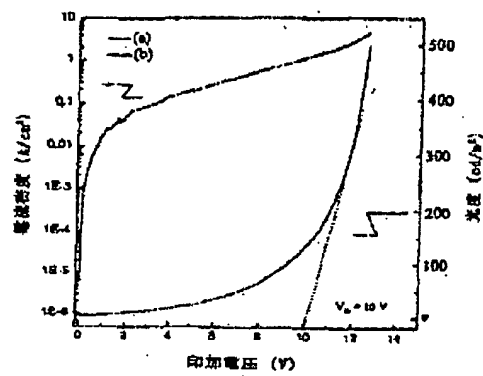
【図4 (g)】



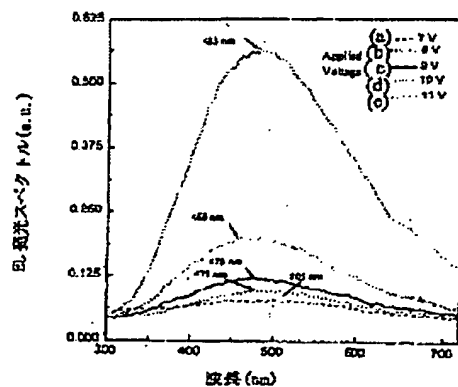
【図5】



【図6】



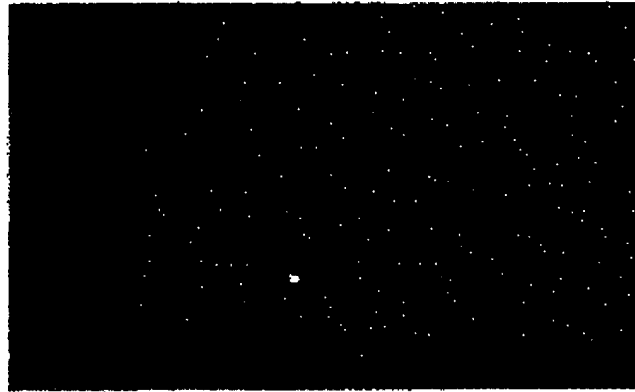
【図7】



(9)

特開2002-170985

【図8】



Searching PAJ

1/1 ページ

PATENT ABSTRACTS OF JAPAN

Cite No. 2.

(11)Publication number : 2002-248840
 (43)Date of publication of application : 30.08.2002

(51)Int.Cl.

H01L 33/00

(21)Application number : 2001-107502
 (22)Date of filing : 05.04.2001

(71)Applicant : KOKUREN KODEN KAGI KOFUN YUGENKOSHI
 (72)Inventor : YANG KUANG-NENG
 CHIN TAKUHO
 CHANG CHIH-SUNG

(30)Priority

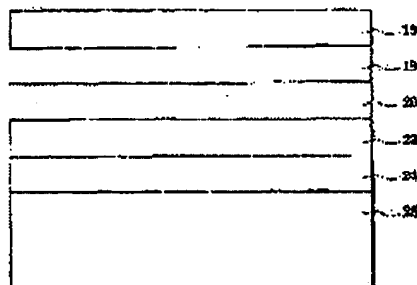
Priority number : 2001 90102581 Priority date : 06.02.2001 Priority country : TW

(84) LIGHT EMITTING DIODE AND MANUFACTURING METHOD THEREOF

(57)Abstract:

PROBLEM TO BE SOLVED: To provide a LED having a simple structure at a good yield and a low cost.

SOLUTION: A light emitting diode(LED) and a manufacturing method thereof are disclosed. It comprises an elastic transparent adhesive material layer for bonding a LED epitaxial structure including a light-absorbing substrate to a transparent substrate. The absorbing substrate is removed to form a LED including the transparent substrate. Using the transparent substrate greatly improves the light emission efficiency of the LED.



LEGAL STATUS

[Date of request for examination] 05.04.2001

[Date of sending the examiner's decision of rejection] 18.07.2003

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number] 3520270

[Date of registration] 08.02.2004

[Number of appeal against examiner's decision of rejection] 2003-18859

[Date of requesting appeal against examiner's decision of rejection] 26.09.2003

[Date of extinction of right]

Copyright (C) 1989-2003 Japan Patent Office

<http://www19.ipdl.noipi.go.jp/PA1/result/detail/main/wAAACoaqFPDA414246640...> 2005/12/14

**This Page is Inserted by IFW Indexing and Scanning
Operations and is not part of the Official Record.**

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

- ☐ **BLACK BORDERS**
- ☐ **IMAGE CUT OFF AT TOP, BOTTOM OR SIDES**
- ☐ **FADED TEXT OR DRAWING**
- ☐ **BLURRED OR ILLEGIBLE TEXT OR DRAWING**
- ☐ **SKEWED/SLANTED IMAGES**
- ☐ **COLOR OR BLACK AND WHITE PHOTOGRAPHS**
- ☐ **GRAY SCALE DOCUMENTS**
- ☐ **LINES OR MARKS ON ORIGINAL DOCUMENT**
- ☐ **REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY**
- ☐ **OTHER:** _____

IMAGES ARE BEST AVAILABLE COPY.

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.